GUJARAT TECHNOLOGICAL UNIVERSITY

DIPLOMA ENGINEERING- SEMESTER -4 (NEW) EXAMINATION - WINTER-2020

Subject Code:3340904

Date:18-02-2021

Subject Name: Digital Electronics And Digital Instruments Time:02:30 PM TO 04:30 PM Total Marks:56

Instructions:

- Attempt any FOUR Questions from Q.1 toQ.5. 1.
- 2. Make Suitable assumptions wherevernecessary.
- 3. Figures to the right indicate fullmarks.
- Use of programmable & Communication aids are strictlyprohibited. 4.
- 5. Use of only simple calculator is permitted inMathematics.
- 6. **English version isauthentic.**

Answer any seven out of ten. દસમાંથી કોઈપણ સાતનો જવાબ આપો. Q.1

પ્રાશ્ન ૧

- 1. Draw the symbol of a) NAND Gate, b) NOR Gate. ۹.
- સિમ્બોલ દોરો a) NAND Gate, b) NOR Gate.
- 2. Draw the symbol of a) Diode- PN Junction, b) PNP Transistor.
- ર. સિમ્બોલ દોરો a) Diode- PN Junction, b) PNP Transistor.
- 3. Write advantages of LED (Any Two).
- 3. LED ના ફાયદા લખો (ગમેતે બે).
- Write dis-advantages of TTL (Any Two). 4.
- ۲. TTLના ગેર-ફાયદા લખો (ગમેતે બે).
- Prove that : A(A+B) = A. 5.
- ч. સાબિત કરો : A.(A+B) = A.
- 6. Give any four advantages of electric switch (Any Two).
- S. ઇલેક્ટ્રોનિક્સ સસ્વિય ના ફાયદા લખો (ગમેતે બે).
- 7. Give the name of types of basic shift register (Any Two).
- . ಅ. મૂળભૂત પાળી રજિસ્ટરના પ્રકારોનું નામ આપો (ગમેતે બે).
- 8. Give the full name of RTL and DTL.
- ٢. RTL અને DTL ના પરા નામ લખો.
- 9. Convert following (001)₂ number in to Excess-3 code.
- e. (001)2 ने Excess-3 डोડमां इपांतर हरो.
- 10. Prove that : B'+(A.B') = B'.
- ૧૦. સાબિત કરો : B'+(A.B') = B'.
- Draw the symbol, Boolean expression and truth table for OR gate. Q.2 (a)
- 03 (અ) OR ગેટની સાંજ્ઞ દોરો અને બુલીયન એક્સપ્રેશન તથ ટૂથ ટેબલ લખો. પ્રાશ્ન્ન ૨ 03

OR

(a)	Draw the symbol, Boolean expression and truth table for AND gate.	03
(અ)	AND ગેટની સાંજ્ઞ દોરો અને બુલીયન એક્સપ્રેશન તથ ટુથ ટેબલ લખો.	03
	•	03
(બ)	(!3)₀ ને બાયનારી નંબરમાં રૂપાંતર કરો.	03

(13)10 ન બાયનારા નબરમાં રૂપાતર કરો.

14

	(b)	Convert $(125)_{10}$ to Octal number system.	03
	(બ)	(125)10 ને ઓકટલ નંબરમાં રૂપાંતર કરો.	03
	(c)	Multiply (1010.101) ₂ by (10.1) ₂ .	04
	(ક)	(1010.101)2 નો (10.1)2વડે ગુણાકાર કરો.	08
		OR	
	(c)	Using 2's complement subtraction method perform $(01111)_2 - (00101)_2$.	04
	(ક)	2's કોમ્પ્લીમેન્ટ બાદબાકી ની રીત વડે (01111) ₂ – (00101) ₂ .	08
	(d)	Prepare AND, OR, NAND and Ex-OR gate using NAND gate.	04
	(১)	NAND ગેટ વાપરી ને AND, OR, NAND અને Ex-OR ગેટ તૈયાર કરો.	08
	(d)	OR Prepare AND, OR, NOR and Ex-OR gate using NOR gate.	
	(u) (3)	NOR ગેટ વાપરી ને AND, OR, NOR અનેEx-OR ગેટ તૈયાર કરો.	04
			08
Q.3	(a)	Write a short note: - Negative clipper.	03
પ્રાશ્ર્ન. ૩	(અ)	દ્વંકી નોંધ લખો: - નેગેટીવ ક્લીપર.	03
		OR OR	
	(a) (અ)	Write a short note: - Diode as a switch.	03
		દ્રંકી નોંધ લખો: - ડાયોડ સ્વિય તરીકે.	03
	(b) (બ)	Draw logic circuit for the Boolean expression: - $ABC + AB'C + AB'C'$.	03
	(4)	બુલિયન એલ્જિબ્રા નો લોજીક પરીપથ દોરો: - ABC + AB'C + AB C'.	03
	(b)	OR Draw logic circuit for the Boolean expression: - (A+B+C)(A'+B+C)(A+B'+C).	
	(૭) (બ)	બુલિયન એલ્જિબ્રાનો લોજીક પરીપથ દોરો: - (A+B+C)(A'+B+C)(A+B'+C).	03
	(c)	Explain De-Morgan's theorem with the help of truth table.	03
	(ક)	ટ્ટુથ ટેબલની મદદથી ડી-મોર્ગન'ન પ્રમેયો સમજાવો.	04 OX
		OR	OX
	(c)	Write a short note: - CMOS merits and demerits.	04
	(ક)	દ્વંકી નોંધ લખોઃ - CMOS ના ફાયદા અને ગેરફાયદા.	08
	(d)	Prepare the truth table for NOR gate with three inputs with Symbol.	04
	(3)	ત્રણ ઇન <mark>પટ્ટ NOR</mark> ગેટ નુાં સત્યયાર્થતા ટેબલ સિમ્બોલ સાથે બનવો.	08
		OR	
	(d) (s)	Prepare the truth table for OR gate with three inputs with Symbol.	04
	(3)	ત્રણ ઇનપટ્ટ OR ગેટ નુાં સત્યયાર્થતા ટેબલ સિમ્બોલ સાથે બનવો.	08
Q.4	(a)	Write a short note: - Half-Subtractor Circuits.	03
પ્રાક્રન. ૪	(અ)	દ્રંકી નોંધ લખોઃ - અર્ધ - સબટ્રેક્ટર સર્કિટ્સ.	03
		OR	
	(a)	Describe the term linearity, accuracy and settling time with reference to D/A converter.	03
	(અ)	D/A કન્વ૨ટ૨ના સંદર્ભમાં લીનીયારિટી, એકયુ૨સી, અને સેટલિંગ સમય પદો સમજાવો.	03
	(b)	Show that using Boolean algebra: - $A'B' + C'D' = (A'+C')(A'+D')(B'+C')(B'+D')$.	04
	(બ)	બુલિયન એલ્જિબ્રાનો ઉપયોગ કરી બતવો કે: - A'B' + C'D' = (A'+C')(A'+D')(B'+C')(B'+D').	08
	4.5	OR	
		Describe 4-bit shift Right register.	04
	્પ	૪-બીટ શિફ્ટ રાઇટ રજિસ્ટર સમજાવો.	08
	(96.X	2/2	

) Master Slave JK Flip-flop.	
	(ક)	માસ્ટર સ્લેવ JK ફ્લીપ-ફ્લોપ.	07
0.5			07
Q.5	(a)	= $=$ $=$ $=$ $((C) + A)(C) + A$	00
પ્રાશ્ર્ન. પ	(અ)	બુલિયન એલ્જિબ્રાનો ઉપયોગ કરી બતવો કે: - C(C'+A)(C'B+A') = 0.	04
		(C'B+A') = 0.	08
	(b)	Compare digital instrument with analog instrument.	
	(બ)	ાજેટલ સાંધને સાથે એનાલોગ સાધન ની સરામપાણ દુરુ	04
	(c)	a short hole: - Dynamic scattering type I CD	08
	(ક)	દ્ર કા નાય લખો: - ડાયનેમિક સ્કેટરીંગ LCD	03
	(d)	Write a short note: - Digital multi meter	03
	(১)	દ્રંકી નોંધ લખો: - ડિજિટલ મલ્ટી મીટર.	03
			03
	3 4	*****	-
		Gruestion -	
		ouestion -	
		choursion of the states of the	
		Guestion	
		Church Church	
		choursion .	
		chourestor.	